



CPU CONNECTOR

CN1		GND	
GND	1	GND	2
CS1	3	LWR	4
WAIT	5	CS2	6
NMI	7	RES	8
IRQ0	9	IRQ1	10
CS3	11	PG0	12
HWR	13	RD	14
AS	15	CS0	16
CLK	17	A20	18
A19	19	A18	20
A17	21	A16	22
A15	23	A14	24
A13	25	A12	26
A11	27	A10	28
A9	29	A8	30
A7	31	A6	32
A5	33	A4	34
A3	35	A2	36
A1	37	A0	38
D15	39	D14	40
D13	41	D12	42
D11	43	D10	44
D9	45	D8	46
V33	47	V33	48
GND	49	GND	50

HIF3FB-50DA-2.54DSA

CPU CONNECTOR

CN2		GND	
GND	1	GND	2
CS1	3	LWR	4
WAIT	5	CS2	6
NMI	7	RES	8
IRQ0	9	IRQ1	10
CS3	11	PG0	12
HWR	13	RD	14
AS	15	CS0	16
CLK	17	A20	18
A19	19	A18	20
A17	21	A16	22
A15	23	A14	24
A13	25	A12	26
A11	27	A10	28
A9	29	A8	30
A7	31	A6	32
A5	33	A4	34
A3	35	A2	36
A1	37	A0	38
D15	39	D14	40
D13	41	D12	42
D11	43	D10	44
D9	45	D8	46
V33	47	V33	48
GND	49	GND	50

HIF3FC-50PA-2.54DSA

Title			SRAM Board		
Size	Number			Revision	
A4	main				
Date:	26-May-2005		Sheet	of	
File:	D:\usr\H8USB\cir\sr\sr\sr.Ddb		Drawn	By: kaneko	